



kingston.com/emmc

DRAM i-Temp

DRAM Kingston i-Temp DDR3/3L для вбудованих систем

Вбудована DRAM від Kingston розроблена з урахуванням потреб вбудованих систем і відрізняється низьким рівнем напруги для зменшення енергоспоживання.

[детальніше >>](#)

СЕГМЕНТИ РИНКУ



Промисловий Інтернет речей / Роботехніка та автоматизація виробництва



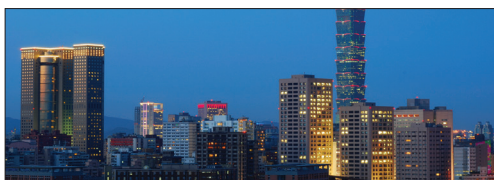
Мережі 5G / Телекомунікаційні модулі зв'язку (Wi-Fi-маршрутизатори та пристрої Mesh)



Носимі пристрої (розумні годинники, монітори здоров'я, AR та VR)



«Розумний дім» (звукові панелі, термостати, тренажери, пилососи, ліжка, змішувачі)



«Розумне місто» (системи опалення, вентиляції та кондиціонування, освітлення, моніторинг/облік електроенергії, паркувальні лічильники)

i-Temp DDR3/3L АРТИКУЛИ ТА ТЕХНІЧНІ ХАРАКТЕРИСТИКИ

Артикул	Ємність	Опис	Корпус	Конфігурація (Слів x Біт)	Швидкість, Мбіт/с	VDD, VDDQ	Робоча температура
D1216ECMDXGJDI	2 Гб	FBGA DDR3/3L, 96 контактів	7.5x13.5x1.2	128Mx16	1866 Мбіт/с	1,35 В*	-40°C ~ +95°C
D2516ECMDXGJDI	4 Гб	FBGA DDR3/3L, 96 контактів	7.5x13.5x1.2	256Mx16	1866 Мбіт/с	1,35 В*	-40°C ~ +95°C
D5128ECMDPGJDI	4 Гб	FBGA DDR3/3L, 78 контактів	7.5x10.6x1.2	512Mx8	1866 Мбіт/с	1,35 В*	-40°C ~ +95°C
B5116ECMDXGJDI	8 Гб	FBGA DDR3/3L, 96 контактів	9x13.5x1.2	512Mx16	1866 Мбіт/с	1,35 В*	-40°C ~ +95°C

*Зворотна сумісність з 1,5 В для VDD, VDDQ

КЛЮЧОВІ ХАРАКТЕРИСТИКИ

- Архітектура подвійної швидкості передачі даних (Double Data Rate): дві передачі даних за один такт
- Високошвидкісна передача даних забезпечується за рахунок конвеєрної архітектури з 8-бітним попереднім вивантаженням
- Двонаправлений диференціальний сигнал стробування даних (DOS та /DQS) передається/приймається разом з даними для їхнього зчитування на приймачі
- Сигнал DOS вирівнюється по краю з даними для операцій читання; вирівнюється по центру з даними для операцій запису
- Диференціальні тактові входи (CK та /CK)
- DLL синхронізує переходи DQ та DOS з переходами CK
- Команди подаються на кожному позитивному краї CK; дані та маска даних прив'язані до обох країв DQS
- Маска даних (DM) для даних запису
- Виведення /CAS із програмованою додатковою затримкою для підвищення ефективності шин команд та даних
- Вбудоване термінальне підключення (ODD для кращої якості сигналу)
 - Синхронне ODT
 - Динамічне CDT
 - Асинхронне ODT
- Багатоцільовий регістр (MPR) для зчитування заздалегідь визначених шаблонів
- Калібрування ZQ для керування DO та ODT
- Програмована часткова самооновлення масиву (PASR)
- Вивід RESET для послідовності ввімкнення та функції скидання
- Діапазон SRT: нормальний/розширений
- Програмоване керування імпедансом вихідного драйвера

